

```

Static void die(class *c) {
    perror(c);
    exit(1);
}

Static int (recv)(const void *, const void *) = &recv;
char buf[100]; // gg + '0'
FILE *fp = fopen("path", "r");
if (fp == NULL)
    die("Fopen");
while (fread(buf, (int)100, fp) != NULL)
    printf("%s", buf);
if (errno == EINTR)
    die("Read");
fclose(fp); // ggf. if (fclose(fp) != 0) { die("..."); }

DIR *dir = opendir("path");
struct dirent *entry;
if (dir == NULL)
    die("opendir");
while (errno == 0 || (entry = readdir(dir)) != NULL) {
    if (strcmp(entry->d_name, ".") == 0)
        continue;
    if (strcmp(entry->d_name, "..") == 0)
        continue;
    char path[strlen("path") + strlen(entry->d_name) + 2];
    sprintf(path, "%s/%s", "path", entry->d_name);
    struct stat info;
    if (stat(path, &info) != 0)
        continue; // ggf. perror(...);
    if ((ISREG(info.st_mode) || !S_ISDIR(info.st_mode))) {
        continue;
    }
    printf("%s: %s\n", path, info.st_size);
}
if (errno != 0)
    die("readdir");
closedir(dir); // ggf. if (closedir(dir) != 0) { die("..."); }

pthread_t thread;
int result = pthread_create(&thread, NULL, thread_start, argument);
if (result != 0)
    die("pthread-create");
signal -> pthread_detach(thread);
if (result != 0)
    die("...");

void pid = fork();
if (pid == 0) {
    sched_if (pid == -1)
        die("fork");
}
int status;
if (waitpid(pid, &status, 0) == -1)
    die("waitpid");
if (WIFEXITED(status))
    printf("Ex: %d\n", WEXITSTATUS(status));
else if (WIFSIGNALED(status))
    printf("Signal: %d\n", WTERMINIG(status));
else
    printf("Unknown\n");

int status;
while (pid = waitpid(-1, &status, WNOHANG) != 0) {
    if (pid == -1)
        if (errno == ECHILD)
            break; // no child to collect
    die("waitpid");
}

struct sockaddr_inai_hints;
struct sockaddr_inai_hints *server;
int gai_hints;
FILE *server_fd;
mergetcp(&gai_hints, 0, AI_PASSIVE);
gai_hints.ai_family = AF_UNSPEC;
gai_hints.ai_socktype = SOCK_STREAM;
gai_hints.ai_protocol = 0;
gai_hints.ai_flags = AI_NUMERICSERV | AI_ADDRCONFIG | AI_MAPPED;
gai_return = getaddrinfo(host, port, &gai_hints, &gai_result);
if (gai_return != 0)
    die("...");

for (server = gai_result; server != NULL; server = server->ai_next) {
    protocol
    server_fd = socket(server->ai_family, server->ai_socktype, server->ai_protocol);
    if (server_fd == -1)
        continue; // ggf. perror("...");

    if (connect(server_fd, server->ai_addr, server->ai_addrlen) != -1)
        break; // successful connected

    if (close(server_fd) == -1)
        perror("...");

    freeaddrinfo(gai_result);
    if (server == NULL)
        die("no server");
}

DATEIEN
VERZEICHNISSE
THREADS
FORK
CAS RSP:
SOCKETS CLIENT
CAS
BETRIEBSMITTELVERWALTUNG SEMAPHORE

```

```

server_fd = open(fdopen(server_socket, "at"));
if (server_fd == NULL)
    close(server_socket);
die("fdopen");
int read = fread(S+14, fd, "%d", &value);
if (value == 0)
    fclose(server_fd); die("..."); // or no die
else if (value == EOF || ferror(server_fd)) {
    fclose(); die("..."); // or no die
else if (ferror(server_fd))
    fclose(); die("..."); // or no die
}

char *port_string = "6771";
int port = atoi(port_string); // check >= 0, etc.
int s = socket(AF_INET6, SOCK_STREAM, 0);
if (s == -1)
    die("...");

SOCKETS SERVER
Struct sockaddr_in6 sin;
memset(&sin, 0, sizeof(sin));
sin.sin6_family = AF_INET6;
sin.sin6_port = htons(port);
if ((bind(s, (struct sockaddr*)&sin, sizeof(sin)) == -1) && (errno != EADDRINUSE))
    die("...");

if (listen(s, 5) == -1)
    die("...");

SIGNALS
void zmenepi(void *dev, const void *src, sigset(SIGPOLL));
char *strcpy(char *dest, const char *src);

int stremp(const char *s1, const char *s2);
char *strchr(const char *string, const char *needle);
pthread_mutex_t mutex; int v=0;
pthread_cond_t cond;
pthread_mutex_init(&mutex, NULL); // needs check: != 0
pthread_cond_init(&cond, NULL);

FUNKTIONEN
void P()
{
    pthread_mutex_lock(&mutex);
    while (v == 0)
        pthread_cond_wait(&cond, &mutex);
    v++;
    pthread_mutex_unlock(&mutex);
}

SEMAPHORE
void V()
{
    pthread_mutex_lock(&mutex);
    pthread_cond_signal(&cond);
    pthread_mutex_unlock(&mutex);
}

pthread_cond_destroy(&cond);
pthread_mutex_destroy(&mutex);

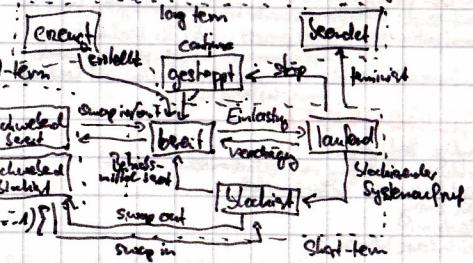
FORTSCHRITTSGRÄTEN
MONITOR

```

PROGRAMM
 Programm: Folge von Anweisungen
 Prozess: Programm das sich in Ausführung befindet (abstrakt)
 Prozesskommunikation: konkrete Ausführungssequenz für ein Programm.

PROZESSZUSTÄDTE

Ereignis: benötigt noch viele ressourcen. Betriebsmittel
 bereit: bereit zum laufen
 laufend: wird gerade ausgeführt
 blockiert: wartet auf Ereignisse (IO, Betriebsmittel, Nachruf)
 suspendet: hält, hat mit alle Betriebsmittel freigegeben



UNTERBRECHUNGEN

Trop: Synchron, verriegelt, reproduzierbar, programmierbar (Semaphore, sleep, wait, ...), (ggf. durchsetzbar)

Intrupt: asynchron, unverriegelt, nicht rückwärtskompatibel, DMA, I/O bound, Zeitfelder bei globaler Einstellungsschaltung

Wiederholungsmuster: Trop, Intron, Intrupt muss beändigbar sein: Trop kann, Intrupt darf nie

ARBEITSPEICHER

physikalischer Adressraum: Handbuch, hat Lücken, eindeutig
 logische Adressraum: Computer, Rechner, PS, alle Adressen gültig, inklusive (i.e. Prozess)

virtueller Adressraum: PS, abgesetzter logischer v., mehrfach
 Programm = logischer v. (-> virtueller v.) = physikalischer

ADRESSRÄUMSCHUTZ

Ablösung: Schutzregeln treuen PS und Programm, ggf. überlappende für Programmverarbeitung, z.B. prozessor

Eingrenzung: Belegungsrechte pro Programm, Abfolge auf physikalischer v. (start, Hacking, ...), verhindert verschobener Ladeort, CPU nutzt Adressen

Segmentierung: Basis/Längenrichter, Seitenregister v. zu Entlastung, Adressen auf Hochvermögen, dynamisch zu konkreten Ladeort, bestimmt physikalische Adresse, logischer v. darf nur innerhalb Segments

ECHZEITSYSTEME

weich: verspätete Eingänge nutzbar, Tarnverdeckung fallbar fest: "nicht reaktiv", "Eigens", "nicht tollleiste"

EINPLAUNGSVERFAHREN

cooperative scheduling: System aufgabe nicht an Prozesse zu verleihen, Monopolisierung des CPU nicht

preemptive a.: Prozesse wird die CPU entziehen, CPU-Schicht deterministisch: CPU-Shifting und Timeline Scheduling, genauer Weitweg der CPU-Rechte, möglich

probabilistisch: nur Abschätzung möglich offline: vor der Programm-ausführung, stille Edtzeitsteine online: arbeitet aber

FIFO first come first served: preemptiv, FIFO, Kavaliertfeld (keine CPU-Shicht nach lange)

RR round robin: Zeitschleife pro Prozess (mäßige Unterteilung), CPU-Schicht Prozess: keine CPU-Shicht Abgabe (lang), EA/Media Prozesse

VRR virtual RR: Prozesse wechseln EA-Shicht (verglichen mit FCB), besserer Weitweg der CPU-Anforderung, Scheduling

SPN shortest process: kooperativ, z. p. Wiss. wie Ladezeit betrachten, möglich

SRTF shortest remaining time first: optimale Leistung (EA/A), Verdrängung durch Prio

HRRU highest res.: Eindringung und evakuate, Bedien- und aktiver Weitweg, prozess mit res. lang Weitweg vor

MQL nichtlast queue: Prozesse nach Typ eingeplant mit lokalen Strategien, statisch/dynamisch

TG feedback: keine/initialisierte Prozesse überprüft

Impraktisch: FCFS, SPN probabilistisch, SRN, SRTF, HRRU, meistufig: HLR, FB (MLFQ)

PROZESSKONTROLLBLOCK

- Speicher-, Adressraumschaltung
- Rechteänderungen, -höchst (Prozess)
- Programmdatei,
- Laufzeitreaktor
- Schiedsrichter-Informationen
- Ereignisse
- Semaphore, -mutter, -sohn

Verdrängungsfeld

Verdrängungswert möglich

KRITISCHE ABSCHNITTE

- Interupt abwarten: cli/sti - NDCS (non-preemptive-critical-section) enter/leave Verdrängungssperre

- Semaphore: P/V

- Bedingungssperre: im If block diese in lokaler Zählt, Sperr-, Bedingungssperre

- Schlüsselwort: Lesy-lock (mit Mindest von TAB)

auswirkt: last Prozess auf Bedingungssperre wacht und gibt EA frei, je Signal erneut Rechte des EA

cause: ist mit der n verträgliche Equis aus, d.h. höchst wachende Prozess

GEWICHTSKLASSE PROZESSE

Schwungzeitiger Prozess: Prozessinformationen und Benutzereingabe von Seite ein Einheit
 Prozesswechsel: zwei Adressraumwechsel: $AR_x \rightarrow BS \rightarrow AR_y$, „schwung“ CMMR-Prozess

leichtgehaltiger Prozess: Prozessinformation und Adressraum sind abhängig
 Prozesswechsel: ein Adressraumwechsel: $Adr \rightarrow BS \rightarrow AR_x$ Verfahren

federgehaltige Prozesse: Prozessinformationen und Adressraume bilden eine Einheit
 Prozesswechsel: keine Adressraumwechsel: $AR_x \rightarrow AR_x$ Benutzereingabe

SENDEPRIMITIVE

mon- und -send: Sendeprozess wird bis Transportzyklus bereit ist
 synchronisierte -send: Sendeprozess wird bis Wiedervorwahl vom Empfängerprozess abgetrennt genommen wurde
 mon- -inactivation -send: in empf. bis in Nachricht bereit und bestätigt hat

VERGLEICHUNGEN

notwendige Bedingungen:

- exklusive Belegung von Betriebsmitteln (unt-konk.)
- Ressourcen von Betriebsmitteln
- kein Entzug

hinzugekl. n:

- zielnahe Warten

Betriebsmittelgraph: zeigt per Betriebsmittel welche Prozesse belastet

Wartegraph: zeigt Betriebsmittel auf die ein Prozess wartet
 (geschlossener Kreis zeigt Deadlock)

~ VORBEREITUNG

verhindern Vorausnahmen zur Entwickl.-/Implementierungszeit

- nicht-fachende Vorhaben
- Betriebsmittelanforderungen unterliegen mehreren
- Betriebsmittelbenötigung durch Verteilung ändern
- lokale/totale Ordnung der Betriebsmittel

~ VERHEIDUNG

Festlegende Beobachtungszeuge schließt Entwickler weiter aus

~ ERKENNUNG

Vortograph erstellen und zugelassen ($\Theta(n^2)$), Prozess konstruirt,

~ FREIHEIT

sicher Zustand: es existiert Folge der Verarbeitung vorhandener Prozesse
 in der alle Betriebsmittelbedürfnisse erfüllt sind
 erneut \sim : Folge existiert nicht Entfernen durch Betriebsmittel-
 Selektionsgraph ($\Theta(n^2)$), Verteilungsgraphen

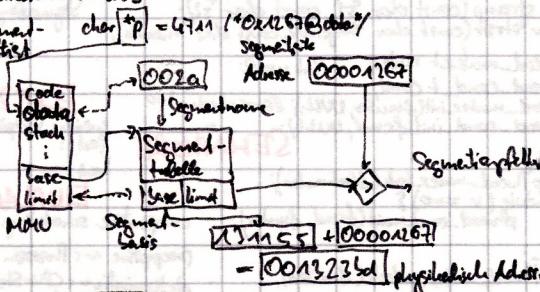
ARBEITSPEICHER II

Segmentierung (page): Fragment: Vielfache von Seiten nehmen, keine Fragmentierung
 Adresse: Typel (p, o) + Segmentnummer, o: Wert in Seite

Segmentierung (segmented): Fragment: Vielfache von Bytes, erkennbare Fragmentierung
 Adresse: Basar (S,A); S: Segmentnummer/name,
 A: Adresse relativ zu S

MMA: Seitenumgebung in physikalische Adresse um

Seitenumgebung:
 Adresse: 0x1267
 000 0 1267 | physikalische
 Seite
 Seite-
 nummernbasis
 01302 262 | physikalische
 Adresse



Seitenbeschreibung: Seitennummern ausgetauscht Basenadresse der Seitenadresse in physikalische Adressraum

Transformiert: zweit Segment, dann Seitentabell, Segmentskettenbase/linst zeigt auf Seitentabelle

SEGMENT (Seitentable)

- Basenseite im physikalischen Adressraum
- Eigenschaftsbit (rest: Seite/ausführen)

Segmentbeschreiber:
 + Segmentlänge
 + Expansionstyp (Hole/Split)

TLC = translation lookaside Buffer

- present bit (0 = ausgelöscht)
 Basenseite gilt bis Transfunktionspfeiler

FREISPEICHER

- Rückfrage: für seitenummatische Adressräume

- Transfunktionspfeile: für segmentierte
 "hat" Anfangsadresse und Länge
 - Liste und jeder getrennt (beliegt Betriebsmittel), Adresse keine Adressraum-verletzung
 - Liste und Länge verbindet (keine " "), eine " "
 - for, var, next, size, case

last fit: Lücken aufsteigende Größe (Vorschub minimieren)

earliest fit: Lücken absteigende Größe (Sacklaufend minimieren)

knuth: Kompromiss

first fit: Lücken der Adressraum sortieren (Vorschub minimieren)

next fit: " beginnende Lücke (Sacklaufend minimieren)

Verschmelzung/Kompatibilität zur Reduzierung der externen Fragmentierung
 Nachteil

VIRTUELLER SPEICHER

Seitenverfolgung (paging): Adressraumgröße wird auf Seitenummern des Hauptspeichers abgebildet;

Problem: interne Fragmentierung

Segmentierung: Adressraumgröße verschieden Größe werden angepasst. Problem: externe Fragmentierung

Statische/variable Segmentierung: Konstanten, Segmente in Seiten, unterschiedlich

Einführung: on-demand: present-bit

Voraussetzungen: Heuristiken

Teilmodulation des Maschinenbefehls durch das DS

Verdünnung: OPT (optimales Verfahren) Seiten verdrängen die am längsten nicht mehr verwendet werden wird

FIFO (first-in, first-out): zuerst eingelegte fragment

LFU (least frequently used): selten genutzte fragment

LRU (least recently used): das kürzlich am weitesten genutzte fragment

Zählertabelle: LRU, MFU

Referenzzeitläufe, wird mit jeder Referenz erhöht, unzureichende Approximation OPT

Zustandsfolien: LRU, Zeitkettenpuffer/Stapelketten (Kürzestzeitfolien) gute " "

LRU Aging: Referenzbit (1=zugriff), Speicher in Stückgrößen (>) aus weichen genutzte Seite wird

LRU second chance: Referenzbit 1: auf 0 setzen, zweite chance | kein Unterschied
 0: Erstzugriffadressat | losgelöste/schaffende zugriffe
 enhanced second chance: modify/dirty bit mit nutzen;
 (RID): (0,0) letzte Lektüre
 (0,1) neue schlechte Wahl (nur Segmente)
 (1,0) keine gute Wahl (gelesene)
 (1,1) aktualisierte Wahl

Freisetzepuffer: nicht Vorrang einer Schwellecke gegeben

low: Zeit-obj. auslegen
 high: Seite gef. einzige (Vorausgabe)

Freizeit kommt in Zwischenspeicher bevor sie geladen werden

Seitenverfolgung: ideal: nur Seiten des Prozessoren-Setspeicher (Typ)
 gleich: alle Seiten schrift (Listzugriff) \Rightarrow Zählertabelle / Referenzbits
 j. Schrift / Referenzbits

Threading verhindern: Arbeitsspeicher festigen (ähnlich zu LRU) und diese Verbinden/aktivieren, Prozesse die Arbeitsspeicher ausspielen/stoppen

DATENSYSTEME

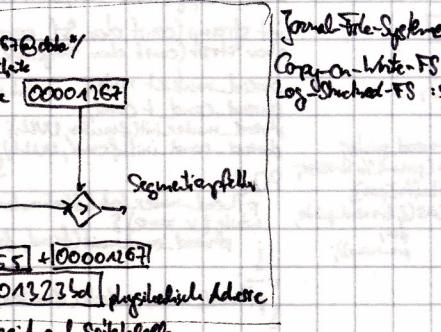
Beimody File System:

- 1. Zylindergruppe
- 2. Zylinder
- 3. Block
- 4. Superblock
- 5. Inode
- 6. Datenblöcke

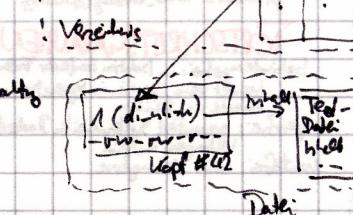
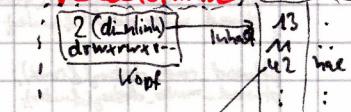
EXT2 analog, Superblock \Rightarrow Block

Next-File-Table: lange Standard-Nächte, Zeitstempel, Metadaten & Segmente

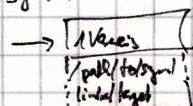
Dataframe
 Segmente
 Dateien
 auf. active Streams:
 Events (Erstellung)
 Aktivitätsdatei
 Streams mit Schreibende Date



VERZEICHNIKE



Symbolik



Index:

metagrid
 Type: reguläre/speziale Datei
 Zeile: Datei, Schreib, Ausgabe, zeitstempel (Zeitstempel, Typus / Anrede)

Anmerkung: Verweis auf Zeitstempel und Adressen

Size (bytes)

Adresse(n) der Datei auf der Festplatte
 index-entries:
 Index in der Tabelle von Dateiköpfen (Index Number)

